

CC4011-----四2输入与非门

简要说明

CC4011 为 2 输入正向逻辑与非门。

CC4011 与非门为系统设计者提供了直接的与非功能，补充了已有 COS/MOS 门系列，所有输入和输出经过缓冲，改善了输入/输出传输特性，使得由于负载容量的增加而引起的传输时间的变化维持到最小。

CC4011 提供了 14 引线多层陶瓷双列直插 (D)、熔封陶瓷双列直插 (J)、塑料双列直插 (P) 和陶瓷片状载体 (C) 4 种封装形式。

引出端符号

1A—4A, 1B—4B	输入端
1Y—4Y	输出端
V_{DD}	正电源
V_{SS}	地

推荐工作条件

电源电压范围.....3V~15V

输入电压范围.....0V~ V_{DD}

工作温度范围

M 类.....-55°C~125°C

E 类.....-40°C~85°C

极限值

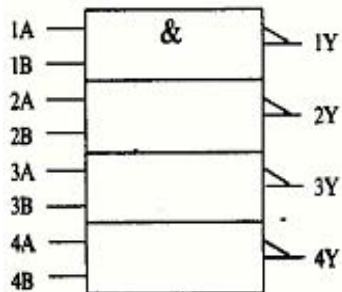
电源电压.....-0.5V~18V

输入电压.....-0.5V~ $V_{DD}+0.5V$

输入电流.....±10mA

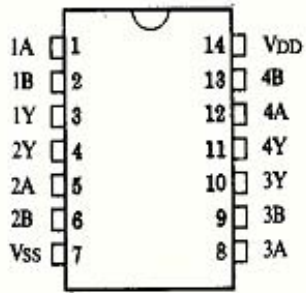
储存稳定.....-65°C~150°C

逻辑符号

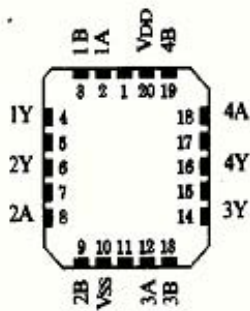


引出端排列（俯视）

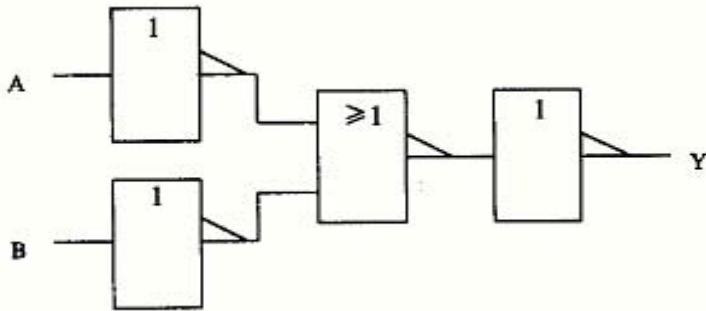
CC4011MD CC4011MJ
CC4011EJ CC4011EP



CC4011MC CC4011EC



逻辑图



逻辑表达式

$$Y = \overline{A \cdot B}$$

静态特性:

参数	测试条件			规范值						
	V _O (V)	V _I (V)	V _{DD} (V)	-55℃	-40℃	25℃	85℃	125℃	单位	
V _{OL} 输出低电平电压 (最大)	-	5/0 10/0 15/0	5.0 10.0 15.0	0.05						V
V _{OH} 输出高电平电压 (最小)	-	5/0 10/0 15/0	5.0 10.0 15.0	4.95 9.95 14.95						V
V _{IL} 输入低电平电压 (最大)	4.5 9.0 13.5	-	5.0 10.0 15.0	1.5 3.0 4.0						V
V _{IH} 输入高电平电压 (最小)	4.5/0.5 9.0/1.0 13.5/1.5	-	5.0 10.0 15.0	3.5 7.0 11.0						V
I _{OH} 输出高电平电流 (最小)	2.5 4.6 9.5 13.5	5/0 5/0 10/0 15/0	5.0 5.0 10.0 15.0	-2.0 -0.64 -1.6 -4.2	-1.8 -0.61 -1.5 -4.0	-1.6 -0.51 -1.3 -3.4	-1.3 -0.42 -1.1 -2.8	-1.15 -0.36 -0.9 -2.4	mA	
I _{OL} 输出低电平电流 (最小)	0.4 0.5 1.5	5/0 10/0 15/0	5.0 10.0 15.0	0.64 1.6 4.2	0.61 1.5 4.0	0.51 1.3 3.4	0.42 1.1 2.8	0.36 0.9 2.4	mA	
I _I 输入电流	-	15/0	15.0	±0.1			±1.0		μA	
I _{DD} 电源电流 (最大)	-	5/0 10/0 15/0	5.0 10.0 15.0	0.25 0.5 1.0	0.25 0.5 1.0	7.5 15.0 30.0			μA	

动态特性 (TA=25°C):

参数	测试条件	VDD (V)	规范值		单位
			最小	最大	
t _{PLH} 输出由低电平到高电平 传输延迟时间	C _L =50pF R _L =200k t _r =20ns t _r =20ns	5.0	-	250	ns
		10.0		120	
		15.0		90	
t _{PHL} 输出由高电平到低电平 传输延迟时间		5.0	-	250	ns
		10.0		120	
		15.0		90	
t _{TLH} 输出由低电平到高电平 转换时间	5.0	-	200	ns	
	10.0		100		
	15.0		80		
t _{THL} 输出由高电平到低电平 转换时间	5.0	-	200	ns	
	10.0		100		
	15.0		80		
C1 输入电容 (任一输入端)		-	-	7.5	pF